



UNIVERSITÀ DEGLI STUDI DI ENNA "KORE"

Facoltà di Ingegneria ed Architettura

Anno Accademico 2022/2023

Corso di studi in Ingegneria Informatica, classe di laurea L8

Insegnamento	Elettrotecnica e Fondamenti di Elettronica
CFU	9
Settore Scientifico Disciplinare	ING-IND/31
Metodologia didattica	Lezioni Frontali
Nr. ore di aula	54
Nr. ore di studio autonomo	171
Nr. ore di laboratorio	0
Mutuazione	No
Annualità	2 Anno
Periodo di svolgimento	Primo Semestre

Docente	E-mail	Ruolo	SSD docente
Vincenzo Maniscalco	vincenzo.maniscalco@unikore.it	PC	ING-INF/03

Propedeuticità	Nessuna
Sede delle lezioni	Facoltà di Ingegneria ed Architettura

Orario delle lezioni

L'orario delle lezioni sarà pubblicato sull'Agenda WEB dell'Università degli Studi di Enna "Kore"
https://gestioneaule.unikore.it/agendaweb_unikore/

Obiettivi formativi

Il corso tratta argomenti di base di teoria dei circuiti introducendo le caratteristiche elettriche dei principali dispositivi a semiconduttore ed i concetti fondamentali per l'analisi e la sintesi di circuiti elettronici analogici e digitali. Inoltre, il corso fornisce i metodi per l'analisi dei circuiti elettrici ed elettronici e conoscenze che saranno approfondite nei successivi corsi di telecomunicazioni e controlli automatici.

Contenuti del Programma

N.	ARGOMENTO	TIPOLOGIA	DURATA
1	Introduzione allo studio dei Circuiti Elettrici: Modello di un circuito elettrico a parametri concentrati/distribuiti. Quantità di carica e corrente. Potenziale elettrico e differenza di potenziale. Leggi di Ohm. Variabili fondamentali: tensione e corrente di lato. Direzioni di riferimento e direzioni associate. Potenza ed energia.	Frontale	1h
2	Elementi circuitali: Caratteristica di un elemento. Elementi lineari e non lineari. Elementi tempo invarianti e tempo varianti. Elementi attivi e passivi. Relazione tensione-corrente di un bipolo. Bipoli resistivi. Resistori lineari, tempo invarianti e passivi; Corto circuito, circuito aperto e interruttori. Generatori ideali e reali di tensione e di	Frontale	2h

	<i>corrente. Generatori pilotati. Bipoli capacitivi. Condensatore lineare e tempo invariante: relazione tensione corrente; energia immagazzinata. Bipoli induttivi. Induttore lineare e tempo invariante: relazione tensione corrente; energia immagazzinata. Collegamento in serie e parallelo di bipoli.</i>		
3	Reti in regime stazionario: Reti lineare e tempo invariante. Rami, nodi, maglie di una rete. Leggi di Kirchhoff. Teorema di Tellegen. Partitore di tensione e di corrente. Resistenza equivalente. Trasformazioni stella-triangolo e triangolo-stella. Equivalenza tra generatori reali di corrente e di tensione. Bilancio incognite/equazioni. Risoluzione di una rete. Metodi di risoluzione di reti lineari. Principio di sostituzione. Principio di sovrapposizione degli effetti. Teorema di Thevenin. Teorema di Norton. Metodo dei potenziali nodali. Metodo delle correnti di maglia. Teorema di Millman. Massimo trasferimento di potenza.	Frontale	8h
4	Reti in regime dinamico nel dominio del tempo: Richiami sulle equazioni differenziali e integro-differenziali. Operatore D. Risposta libera e forzata; Frequenze naturali e stabilità; Transitorio e regime; Ordine di un circuito; Circuito del I ordine: circuiti RC e RL in serie e parallelo; circuiti del I ordine autonomi, stabilità, transitorio e regime. Circuito del II ordine: circuiti RLC in serie e parallelo, circuiti del II ordine autonomi, stabilità, transitorio e regime di un circuito del II ordine. Cenni sui circuiti di ordine superiore. Applicazione dei metodi delle correnti di maglia e dei potenziali nodali per l'ottenimento delle equazioni differenziali ingresso-uscita.	Frontale	8h
5	Reti in regime Sinusoidale: Richiami sui numeri complessi. Funzioni periodiche, alternate e sinusoidali. Relazione sinusoidi e fasori. Relazioni tensione-corrente nel dominio dei fasori. Impedenza e ammettenza. Regime sinusoidale. Metodi di risoluzione delle reti in regime sinusoidale: metodo simbolico e vettoriale. Applicazione dei teoremi generali per la risoluzione delle reti in regime sinusoidale. Potenza in regime sinusoidale: potenza istantanea e media; potenza complessa: potenza attiva; potenza reattiva; potenza apparente. Conservazione della potenza complessa. Fattore di potenza. Massimo trasferimento di potenza. Regime periodico e aperiodico. Sovrapposizione della potenza.	Frontale	8h
6	Risposta in Frequenza: Funzioni di rete nel dominio della frequenza. Risposta in frequenza: risposta in ampiezza e in fase. Filtri: passa alto, passa basso, passa banda ed elimina banda. Distorsione di fase. Circuiti risonanti: fattore di qualità, larghezza di banda, banda passante e frequenze di taglio. Risposta ad un ingresso periodico.	Frontale	4h
7	Trasformatore Ideale: Trasformatore ideale. Trasformazione di impedenza. Teorema di Miller. Analisi di circuiti con trasformatori ideali.	Frontale	2h
8	Doppi bipoli: Rete a due porte. Rappresentazione parametrica dei doppi bipoli. Modelli circuitali dei doppi bipoli. Equivalenza tra doppio bipolo a T e doppio bipolo a π .	Frontale	3h
9	Circuiti a diodi: Fisica dei semiconduttori. Semiconduttori	Frontale	3h

intrinseci e drogati. Fenomeno della diffusione. Giunzione p-n. Il diodo a giunzione. Caratteristiche del diodo. Il diodo come elemento circuitale. Modello del diodo lineare a tratti. Circuiti raddrizzatori a semplice e a doppia semionda. Ponte a diodi. Raddrizzatori con filtro capacitivo. Alimentatori; Circuiti cimatori. Circuiti logici a diodi.

10	Transistor BJT e FET: Principio di funzionamento del transistor bipolare a giunzione (BJT). Transistori npn e pnp. Principi di funzionamento dei transistor a effetto di campo (FET). Polarizzazione dei transistori. Il punto di funzionamento nelle tre regioni delle caratteristiche. Le rette di carico statica e dinamica. Vari circuiti di polarizzazione. Circuiti digitali a transistor.	Frontale	3h
11	Amplificatori a BJT e a FET: Amplificatori in bassa frequenza. Modello del transistor a parametri ibridi per piccoli segnali. Amplificatore ad emettitore comune, a collettore comune e a base comune. Amplificatori a FET a source comune. Cenni sulla risposta in frequenza degli amplificatori.	Frontale	6h
12	Amplificatore operazionale: Amplificatore operazionale ideale. Amplificatori operazionale nella configurazione invertente, non invertente. Circuito sommatore. Circuito integratore. Circuito derivatore. Filtri con amplificatore operazionale. Analisi di circuiti con amplificatore operazionale. Cenni sull'amplificatore operazionale reale.	Frontale	6h

Risultati di apprendimento (descrittori di Dublino)

I risultati di apprendimento attesi sono definiti secondo i parametri europei descritti dai cinque descrittori di Dublino.

1. **Conoscenza e capacità di comprensione (*knowledge and understanding*):** Lo studente, al termine del corso, conoscerà le tecniche e le metodologie necessarie per affrontare lo studio delle reti elettriche e dei circuiti elettronici, le nozioni relative al principio di funzionamento fisico dei principali dispositivi elettronici e i concetti base dell'Elettronica digitale.
2. **Conoscenza e capacità di comprensione applicate (*Applying knowledge and understanding*):** Lo studente, al termine del corso, sarà in grado di individuare e utilizzare le opportune metodologie per l'analisi delle reti elettriche e dei circuiti elettronici. Sarà capace di comprendere il corretto funzionamento dei processi che li caratterizzano e di sostenere argomentazioni relative all'impiego di questi.
3. **Autonomia di giudizio (*making judgements*):** Lo studente, al termine del corso, acquisirà le conoscenze che gli permetteranno di confrontare varie soluzioni ad uno stesso problema di analisi di una rete elettrica o di un circuito elettronico e di giudicare quale sia la soluzione più idonea avendo anche consapevolezza critica dei limiti di funzionamento dei modelli reali delle reti elettriche e dei circuiti elettronici.
4. **Abilità comunicative (*communication skills*):** Lo studente, al termine del corso, sarà capace di discutere su tematiche inerenti all'elettrotecnica e all'elettronica utilizzando una terminologia tecnica appropriata nell'ambito della disciplina per esporre in maniera chiara e rigorosa i propri concetti.
5. **Capacità di apprendere (*learning skills*):** Lo studente, al termine del corso, sarà in grado di affrontare lo studio dei principali argomenti che riguardano l'elettrotecnica e l'elettronica. Inoltre, potrà utilizzare le conoscenze e le metodologie acquisite per il proseguimento del proprio percorso con un elevato grado di autonomia.

Testi per lo studio della disciplina

Per la parte riguardante Elettrotecnica:

Testi principali: R. Perfetti, "*Circuiti Elettrici*", Zanichelli.
C. Alexander, M. Sadiku, G. Gruosso, G. Storti Gajani "*Circuiti Elettrici*" VI ed. McGrawHill 2022.

Per la parte riguardante Fondamenti di Elettronica:

Testi principali: Millman, Halkias, "*Microelettronica*", Boringhieri
Sedra , Smith "*Circuiti per la microelettronica*" Ed. Ingegneria 2000

Materiale didattico a disposizione degli studenti:

Dispense fornite dal docente. Tutto il materiale adoperato a lezione viene condiviso con gli studenti.

Modalità di accertamento delle competenze

L'accertamento delle competenze apprese dagli studenti sarà espletato, in un'unica giornata, mediante un unico colloquio orale di durata indicativamente pari a 1 ora. La partecipazione all'esame avviene secondo le procedure di prenotazione stabilite dalla Facoltà. In caso di necessità gli studenti saranno ripartiti in più giornate secondo un calendario stilato il giorno stesso dell'appello o se possibile sulla base delle prenotazioni pervenute. In tal caso la calendarizzazione sarà opportunamente pubblicata sulla pagina web del Corso di Laurea. Il colloquio verterà sia su aspetti teorici che applicativi del corso. Per quanto concerne gli aspetti teorici questo si baserà sulla discussione delle principali tematiche inerenti ad argomenti affrontati durante il corso. Mentre, per quanto concerne gli aspetti applicativi, la discussione della parte pratica prevederà l'accertamento delle conoscenze acquisite mediante la risoluzione di esercizi sui seguenti argomenti:

- ✓ Reti in regime stazionario, dinamico e sinusoidale;
- ✓ Risposta in frequenza;
- ✓ Trasformatori e doppi bipoli;
- ✓ Diodi, Transistor e Amplificatori.

L'obiettivo della prova d'esame è la verifica del livello di conoscenze, competenze e abilità raggiunte dagli studenti come indicato dai descrittori di Dublino. La valutazione del colloquio è espressa in trentesimi e la prova di esame si intende superata con una votazione minima di 18/30 quando lo studente dimostra:

- ✓ Minima conoscenza e comprensione degli argomenti trattati;
- ✓ Limitata capacità di applicare le conoscenze acquisite per la risoluzione degli esercizi proposti;
- ✓ Sufficiente capacità espositiva.

La votazione di 30/30, eventualmente con lode, è assegnata quando lo studente dimostra:

- ✓ Ottima conoscenza e comprensione degli argomenti trattati;
- ✓ Ottima capacità di applicare le conoscenze acquisite per la risoluzione degli esercizi proposti;
- ✓ Eccellente capacità espositiva:

La prova di esame si intende non superata se lo studente mostra un livello insufficiente di conoscenza e comprensione degli argomenti trattati e non dimostra una sufficiente capacità di applicare le conoscenze acquisite per la risoluzione degli esercizi proposti.

Date di esame

Le date di esami saranno pubblicate sull'Agenda WEB dell'Università degli Studi di Enna "Kore"
https://gestioneaule.unikore.it/agendaweb_unikore/

Modalità e orario di ricevimento

Gli orari di ricevimento saranno pubblicati sulla pagina personale del docente:
<https://unikore.it/cdl/ingegneria-informatica/persona-e-regolamenti/vincenzo-maniscalco/>

ⁱ PO (professore ordinario), PA (professore associato), RTD (ricercatore a tempo determinato), RU (Ricercatore a tempo indeterminato), DC (Docente a contratto).